⑲ 日本 図 特 許 庁 (JP)

® 公開実用新案公報(U) 昭62-32536

@Int.Cl.4

微別記号

厅内整理番号

④公開 昭和62年(1987)2月26日

H 01 L 21/60

6732-5F

審査請求 未請求 (全 頁)

シ考案の名称 液晶表示板の集積回路実装構造

②実 顧 昭60-124206

愛出 顋 昭60(1985)8月13日

砂考 案 者 安立

東京都江東区亀戸6丁目31番1号 セイコー電子工業株式

会社内

砂出 願 人 セイコー電子工業株式

東京都江東区亀戸6丁目31番1号

会社

心代 理 人 弁理士 最上

明 細 書

- 1. 考案の名称 液晶表示板の集積回路実装構造
- 2 実用新案登録請求の範囲
- (1) 液晶表示板のリード電極部に集積回路(以下ICと略す)をフェースダウンで奥装するチップオングラスの奥装構造において、ICのペッド部に対向する液晶表示板のリード電極部に、1ケ以上の切りかき部を設置した事を特徴とした液晶表示板の集積回路奥装構造。
- (2) 前記IOにハンダバンプを用いた事を特徴とする実用新案登録請求の範囲第1項記載の液晶表示板の集積回路実装構造。
- 3. 考案の詳細な説明
- 〔産業上の利用分野〕

この考案は<u>液晶表示板に表示用信号を供給する</u> ICを、液晶表示板上に実装する構造に関する。



〔発明の概要〕

との考案は、液晶表示板に表示用信号ICを実 装する構造において、特に表示用信号ICが、ハ ンダパンプのICをフェースダウンで実装する際、 ハンダパンプのハンダをリフローさせ、液晶表示 板のガラス基板上に設置した金属配線パターンと ICのハンダパンプが、確実に接合した事を簡便 に確認するため、金属配線パターンのハンダ接合 部分の一部を開孔することにより、ハンダリフロ 一の良否を外観的に簡便に判断できるようにした ものである。

〔従来の技術〕

従来、液晶表示板上にICを実装する方策としてICにハンダバンプを設置し、液晶表示板上のメタルパターン上に前記ICをフエースダウンで、置き、赤外線や、レーザー、ヒーター等でICもしくはガラス基板を加熱し、リフローさせて液晶表示板上にICを実装していた。



[考案が解決しようとする問題点]

しかし従来方法は、リード電極4がベタパターンであるため、リフローによりIC1のハンダバンブ3が、溶けてリード電極4に接合したか否かを外観的に観察する場合、IC1のパンプ2が、IC1の外側にある場合のみ可能で、内側にパンプ2を設置した場合は、リフロー状態を確認する事が出来なかつた。

[問題点を解決するための手段]

前記問題点を解決するため、本考案はリード電極4 にハンダの流れが確認出来るように、リード電極切りかき部 7 、もしくはリード電極開孔部 6 を設置した。

[作用]

上記のように構成されたガラス基板 5 に I C 1 をフェースダウンでセットし、リフローすると、ハンダパンプ 3 のハンダが溶融して、リード電極 4 へ、ハンダ流れ 3'を生ずる。流れたハンダは、



[寒施例]

以下に本考案の実施例を図面にもとづいて説明する。第1図(e)は本考案のリード電極4を示す平面図の略図で、第1図(e)は本考案のリフロー前の状態を示す略図である。第1図(e)において、均一なガラスもしくは金属平面に、厚さ20~40μmのフラックスを塗布し、IC1を前記フラックスを塗布させた後、IC1のパンプ2と、ガラスを塗布させた後、IC1のパンプ2と、ガラスを塗布させた後、IC1のパンプ2と、ガラスを変布させた後、IC1のパンプ2と、ガラスを変布させた後、IC1のパンプ2と、ガラスを変布させた後、IC1のパンプ2と、ガラスを変布させた後、IC1のパンプ2と、ガラスを変布させた後、IC1の背面から、IC1の外径より約1m程度



の大きさで赤外線を数秒照射し、IC1を加温して、ハンダバンブ3のハンダをリフローさせる。 リフローしたハンダは、リード電極4に沿つてハンダ流れ3'を生じ、リード電極閉孔部6、もしくはリード電極切りかき部7を越え、ハンダが前配リード電極開孔部6、もしくはリード電極切りかき部7をブリッチし、ガラス基板5の裏側からハンダ流れ3'を確認する事が出来る。

[考案の効果]

が出来る。

4. 図面の簡単な説明

第1図(a)は本考案のリード電極4を示す平面図の略図で、第1図(b)は本考案の実装例を示す断面の略図で、第1図(c)は本考案のリフロー前の状態を示す略図である。

第2図は従来の実装例を示す断面の略図である。

1 I C

2……パンプ

3……ハンダパンプ 3……ハンダ流れ

4 … … リード関極

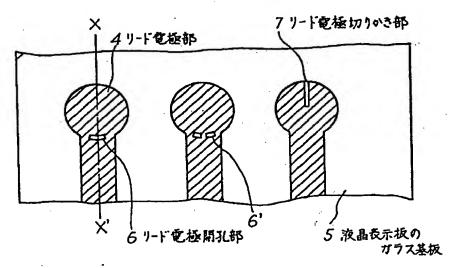
6、 6'……リード電極開孔部

フ···・リード電極切りかき部

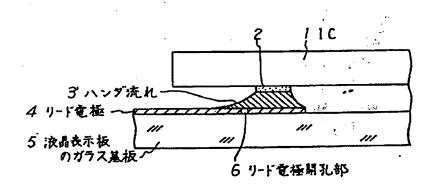
以 上

出願人 セイコー電子工業株式会社 代理人 弁理士 最 上





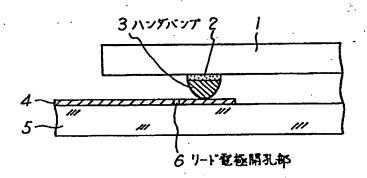
リード電極部の平面図 第 1 図(a)



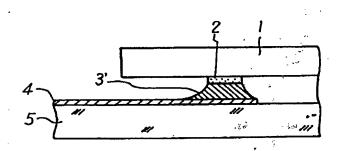
リード電極部のリフロー後の断面図

331

第 1 回 (b) 実際 (C-32723



リード電極部のリフロー前の断面図 第 1 図(C)



従来のリード電極部の リフロー後の 断面回

第2回

332

- 地間に1-32536 1

出 順 人 セイコー電子工業株式会社